**T1402527** KAGRA用回路製作依頼書

 申請日: 2017年11月14日

 JGWDoc No.: 　T1707421

・申請方法: JGWDocに文書タイプTとして予約し、T140XXXXというような番号を取得して下さい。その番号を上記JGWDoc No.に、及び下記必要情報を書き込み、回路図等の必要書類と合わせてJGWDocにアップロードして下さい。その後、上記番号をAELチーフまでお知らせ下さい。一週間以内にはAELから打ち合わせを含めた連絡があります。以前作った回路と同種（多少の改造も含め）の回路を追加で作りたい場合は、以前とった番号の新規バージョンとしてこの書類をアップロードして下さい。何か不明な点があったらAELチーフまでご相談下さい。

JGWDocアップロード方法　<http://gwwiki.icrr.u-tokyo.ac.jp/JGWwiki/JGWDoc/HowTo/UpLoad>

・サブグループ名 : 　　　IOO/MIF

・申請者名 : 　　道村唯太

・回路の名称 : Dual IQ Demodulator

・役割の簡単な説明:

IQ Demodulatorの一部を変更し、帯域を広げたもの。変更点は[LIGO-E1100044](https://dcc.ligo.org/LIGO-E1100044-v2/public)参照。

2チャンネルで1シャーシ。IMC用に1台、CARM用に1台、ALS用に1台必要。

・回路図の貼付✅ 基板図の貼付 ✅ 以前製作したため既存の図面有り✔

　アップロード時に回路図、基板図も合わせてアップロードして下さい。基板図が無い場合はAELでデザインすることも出来ますが、その分時間がかかります。また、回路図は最低限貼付して下さい。概念だけで、こんなような物が欲しいというのは受け付けることができません。AEL標準の回路CADはAltiumです。使用したい方はライセンス登録をしますので、AELチーフまでご連絡下さい。

・出来上がり時の形状：✅基板のみ、✔19inch chassis (✅1U, ✔2U, ✅3U, ✅4U)、✅その他box

・必要数 :　3台　(予備を含まない) 　(製作基板数や、購入パーツ数はAELの方で調整します)

・希望受け渡し日 : 　2018年8月

　相談により受け渡し予定日を決定。これまでの実績による標準の期間

(受付から受け渡しまで): 新規デザイン 5ヶ月、既存デザイン 3ヶ月。