



# 低温レーザー干渉計CLIO(30) デジタル制御IV

2010/9/13(月) 日本物理学会2010年秋期大会  
於 九州工業大学戸畠キャンパス

宮川 治、大石奈緒子、斎藤陽紀、三代木伸二(東大宇宙線研)、  
麻生洋一(東大理)、  
Stefan Ballmer、辰巳大輔(国立天文台)、  
CLIO collaboration



## 本研究の目的



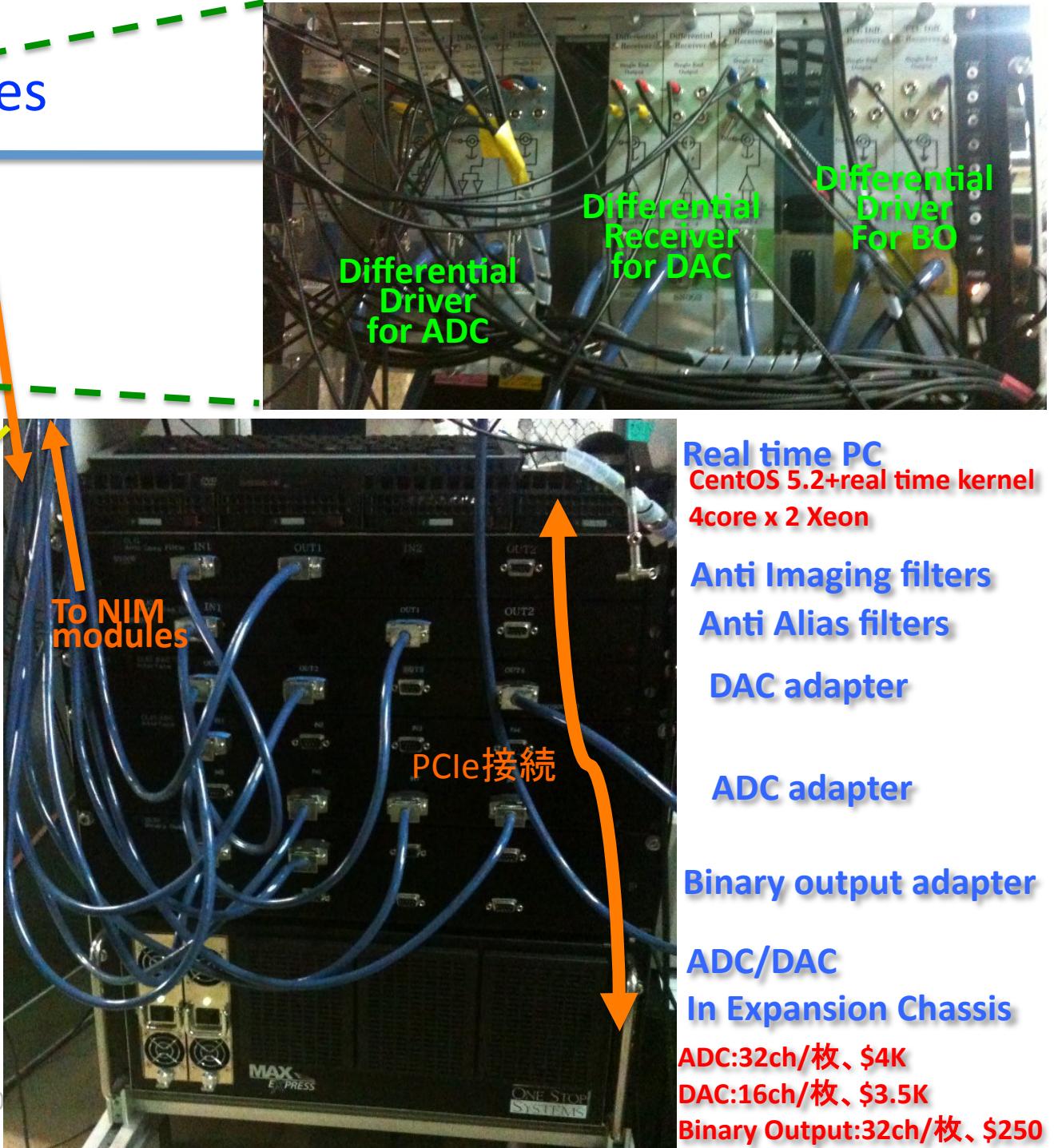
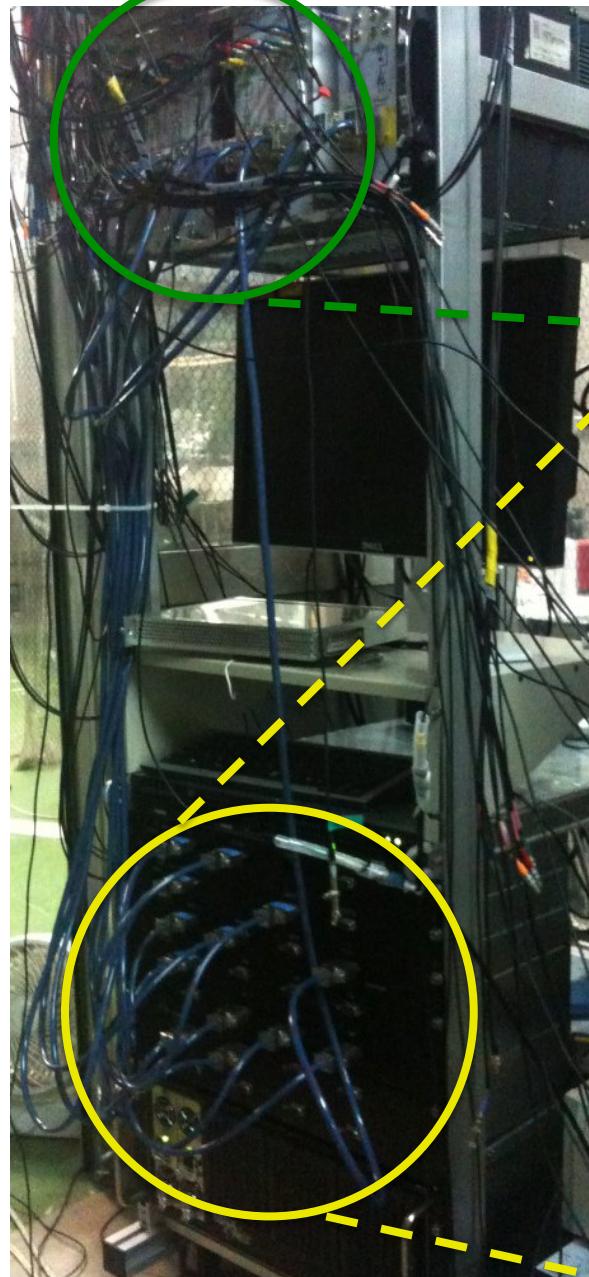
多自由度で複雑な制御を必要とするLCGTでは  
デジタル制御は必須である

- LCGTと同じような制御帯域幅であるCLIOにデジタル制御システムを導入し、実際の干渉計で稼働することにより、デジタル固有の技術を蓄積する
- CLIOの感度向上のための期間短縮に貢献する
- デジタルシステムのLIGOグループとの共同開発により、国際協力体制を築く
- LCGT建設時にスムーズにデジタル制御を導入できるようにする



- Cooling test masses
- Replacement by digital control, monitoring system
- Local SPI for active damping system
- Silicon mirror interferometer
- Digital systemによる制御は上記全てに、時間的、能率的に有利な実験手段を提供する
  - Flexible digital filters
  - 自動初期アラインメントシステム
  - Advanced lock acquisition strategy
  - 常時感度モニタ
  - 様々な干渉計自動調整システム

## Pictures



Real time PC  
CentOS 5.2+real time kernel  
4core x 2 Xeon

Anti Imaging filters  
Anti Alias filters

DAC adapter

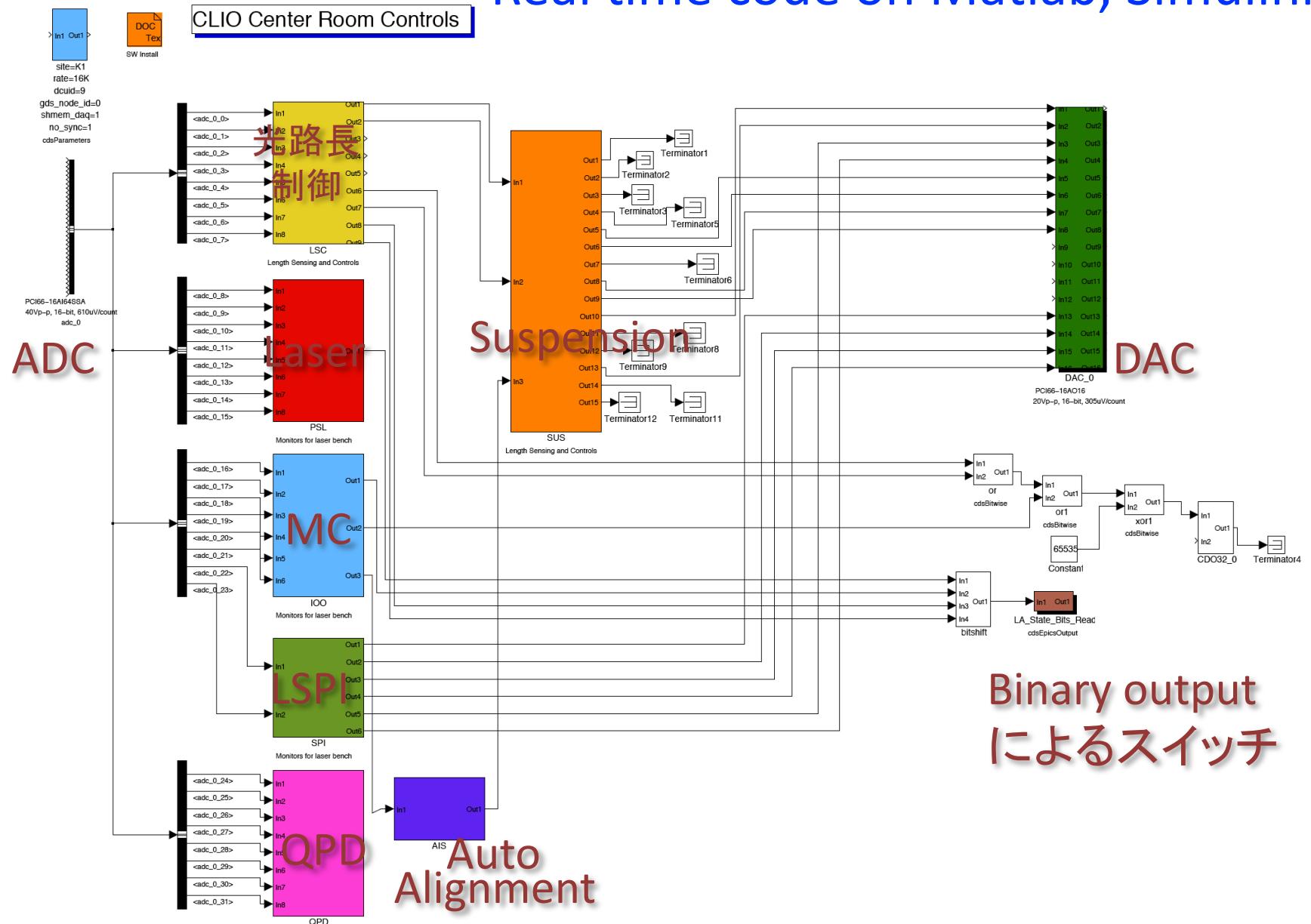
ADC adapter

Binary output adapter

ADC/DAC  
In Expansion Chassis

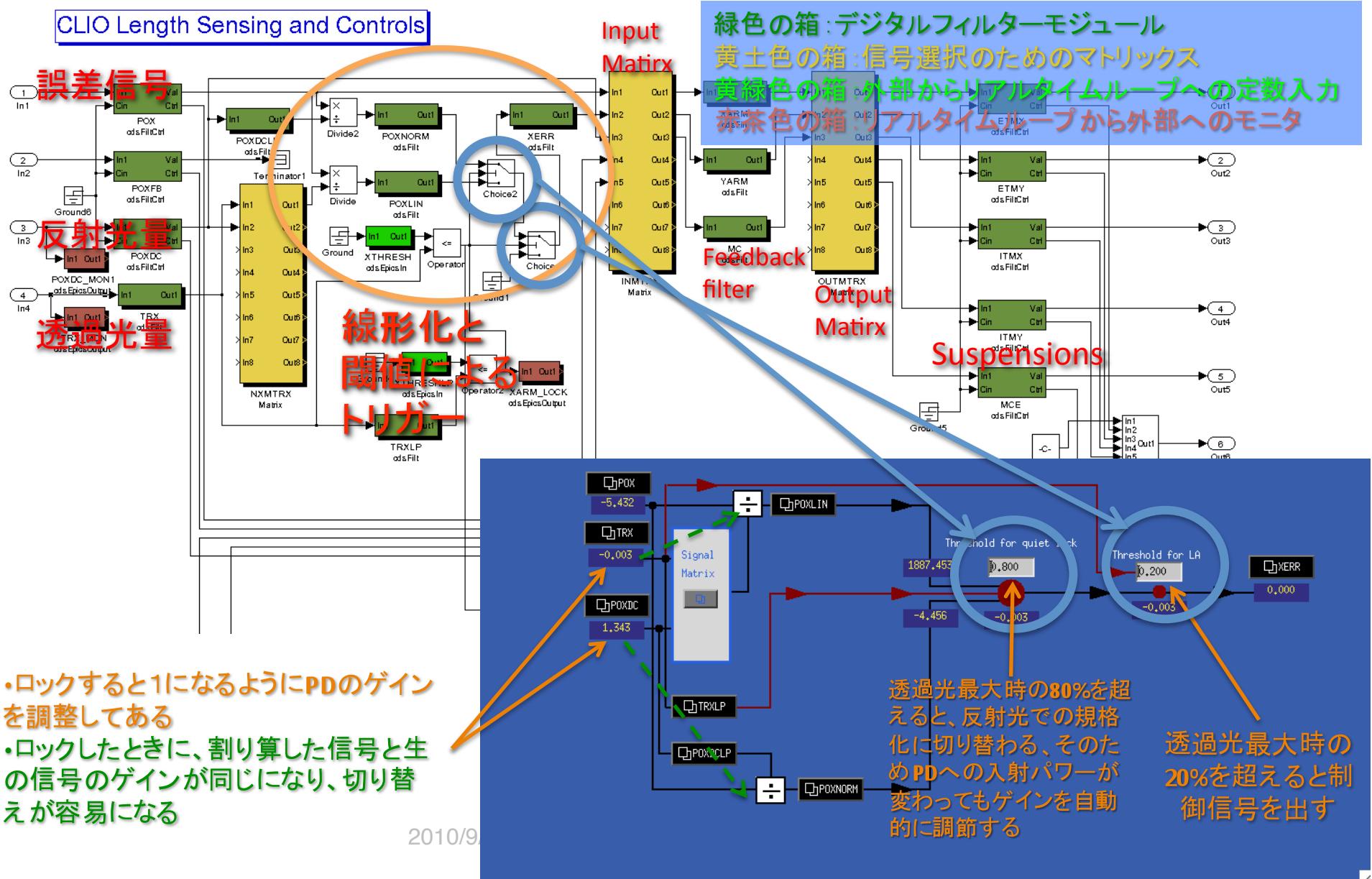
ADC:32ch/枚、\$4K  
DAC:16ch/枚、\$3.5K  
Binary Output:32ch/枚、\$250

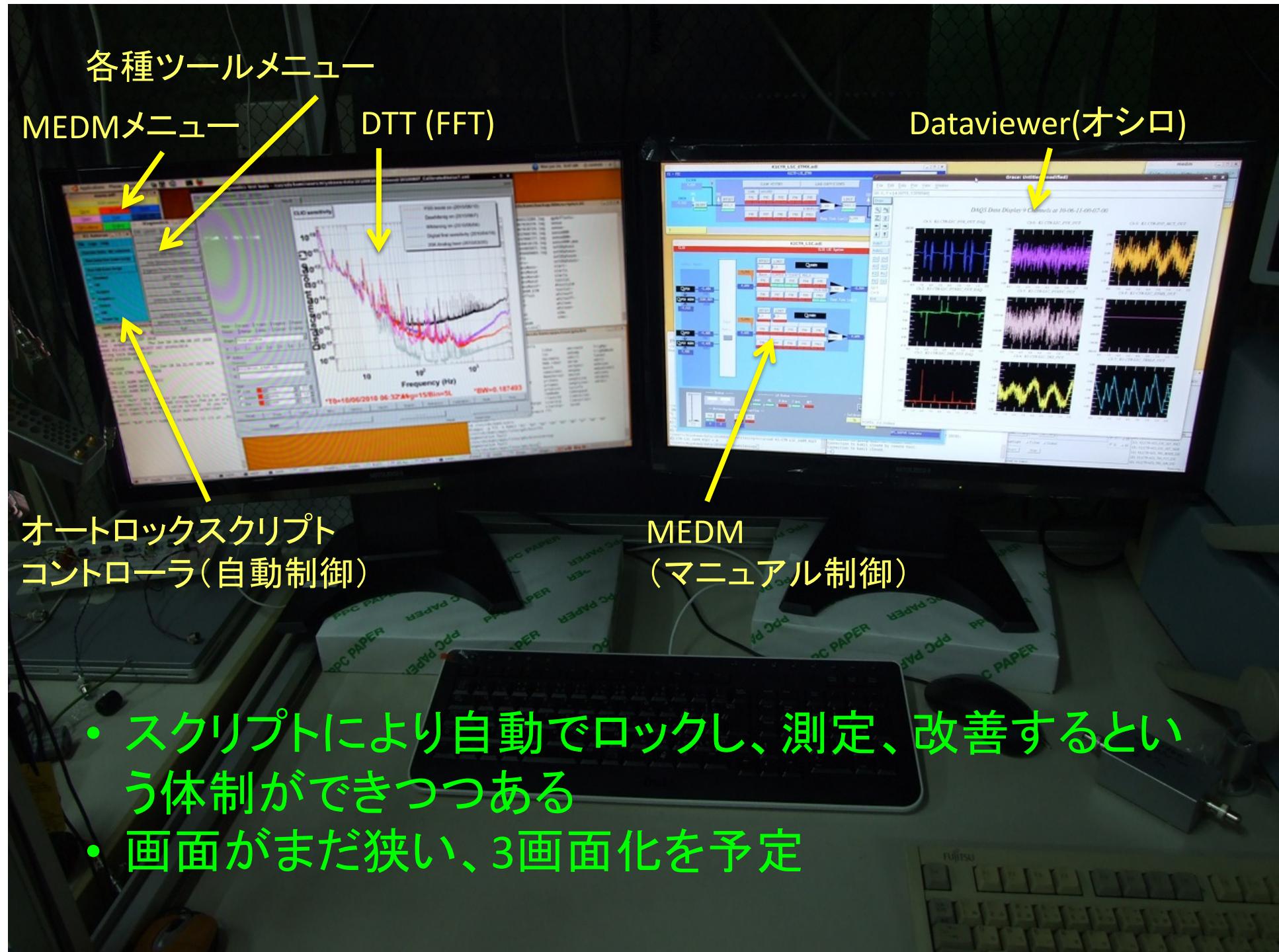
# Real time code on Matlab, Simulink





# 線形化と、閾値によるトリガー

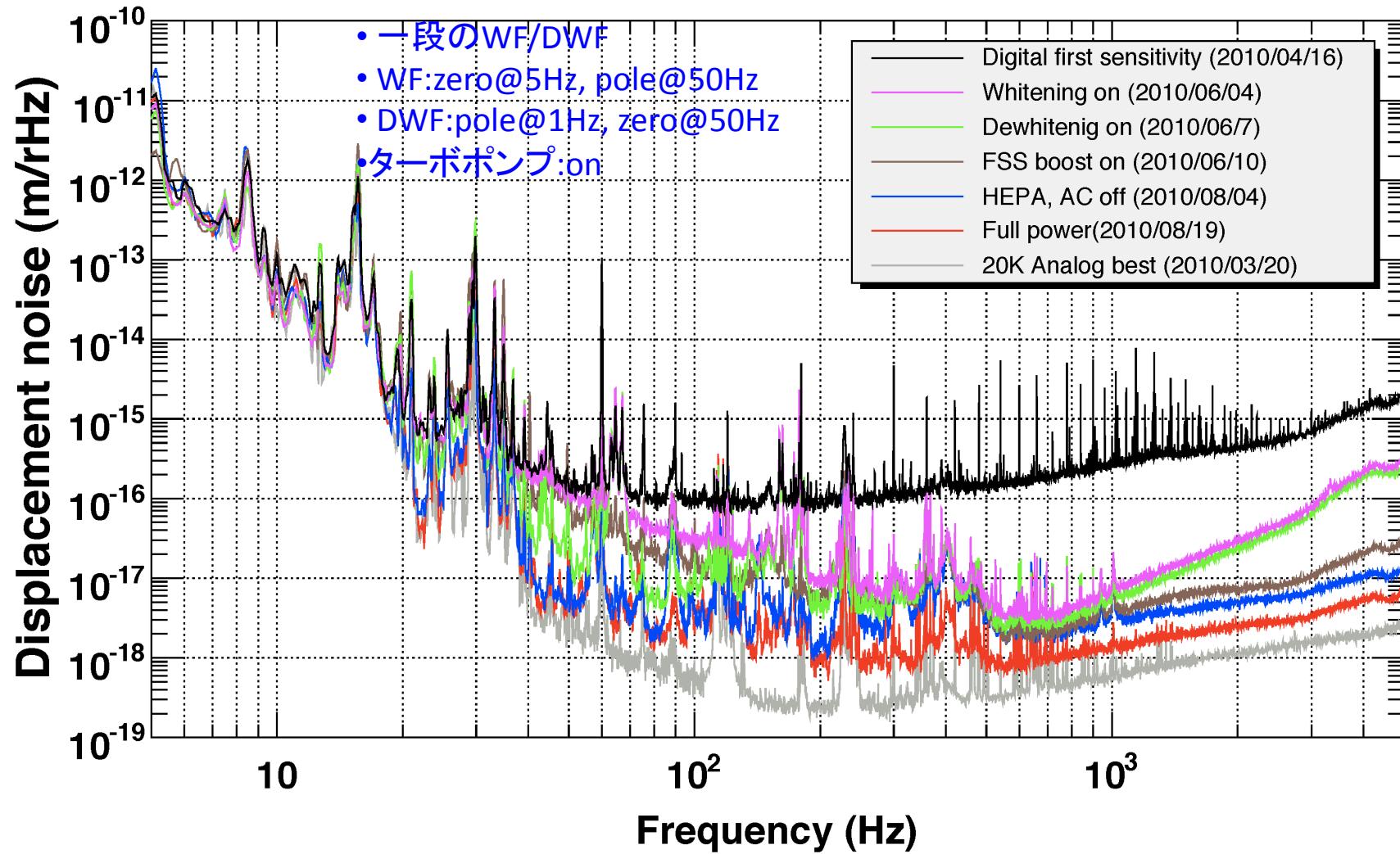




- ・スクリプトにより自動でロックし、測定、改善するという体制ができつつある
- ・画面がまだ狭い、3画面化を予定

# Digital制御での現CLIO感度

## CLIO sensitivity



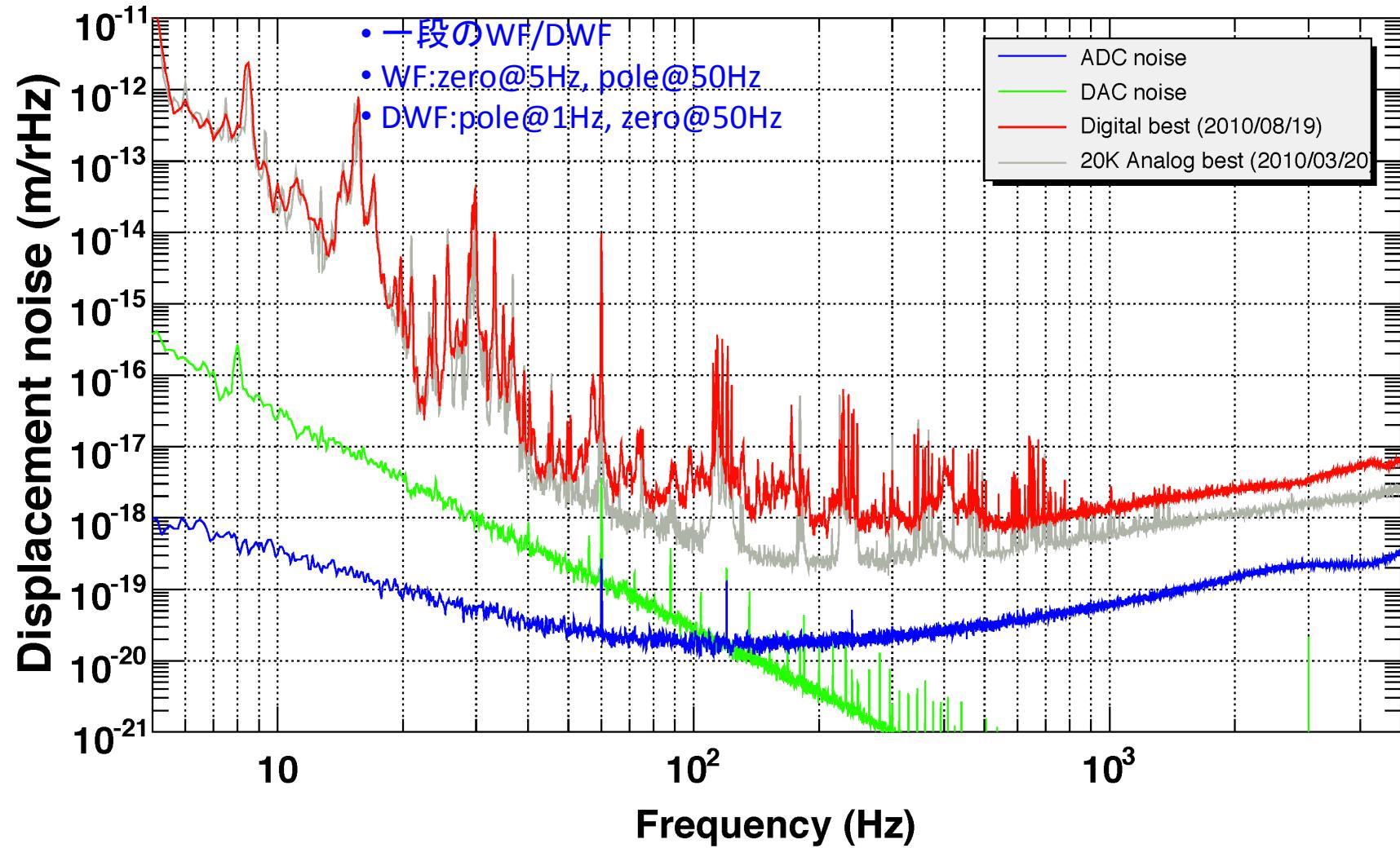
\*T0=16/04/2010 05:37:10

\*Avg=1/Bin=4L

\*BW=0.187493

# AD/DAC noise

## CLIO sensitivity



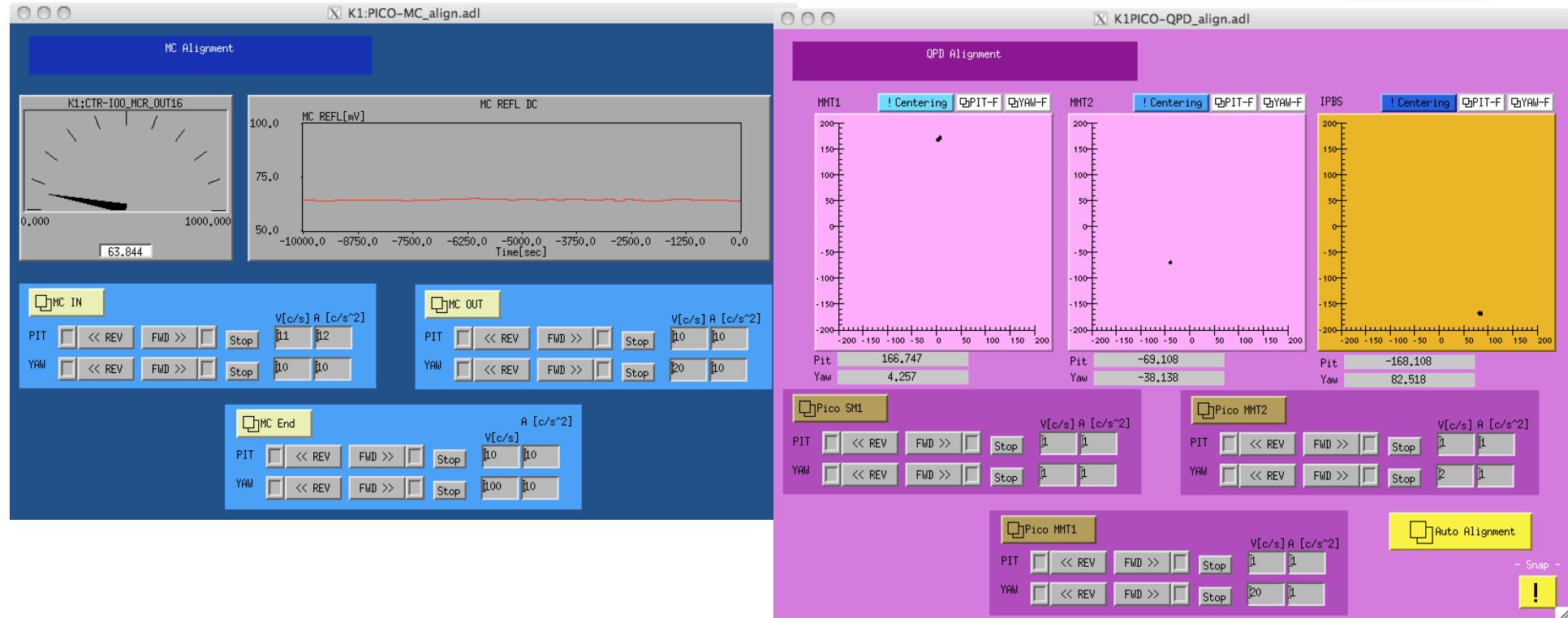
\*T0=08/09/2010 01:16:38

\*Avg=17/Bin=4L

\*BW=0.187493



# QPDを利用した自動入射ビームアライメント



```
##MMT1 QPD centering
#pitch
python /cvs/cds/kami/scripts/AutoAlignment/DitherAlignment.py --freq 5 --excGain 0 --fbGain 0.1 --readBackChan
"K1:CTR-AIS_MMT1_PIT_OUT16" --feedBackChan "K1:PICO-SM1_PIT" --successCond 10 --fbWait 1 --timeout 120

#yaw
python /cvs/cds/kami/scripts/AutoAlignment/DitherAlignment.py --freq 5 --excGain 0 --fbGain 0.005 --readBack
Chan "K1:CTR-AIS_MMT1_YAW_OUT16" --feedBackChan "K1:PICO-SM1_YAW" --successCond 40 --fbWait 1 --timeout 60
```



# 開発状況のまとめ

- CLIO用デジタルシステムのLIGOとの共同開発の準備
  - Requirements
  - MOU
- Real time systemの開発
  - 計算機のセットアップ
  - ADC/DAC/Binary output等の入出力カードの準備
  - 制御対象にあわせたReal time codeを書く(Matlab上)
  - MEDMによるGUIでのヒューマンインターフェースの準備
- AA/AI/Whitening/Dewhitening回路の初期開発、テスト、デバッグ、量産体制
- Lock acquisition
  - 光路長制御のMass lockのループを完全にDigital制御で置き換え完了  
信号→whitening→AA→ADC→Real time PC→DAC→AI→Dewhitening→Actuator
  - 線形化、入射パワーによる規格化などのAdvanced lock
  - MCロックアクイジションのスクリプト化
  - 一本目の腕まで含めた、フルオートロックシステム
- Calibration、常時感度モニタ
- Whitening/DewhiteningによるADC/DACノイズの低減
- CLIOレベルの感度で実用的に稼働可能かどうかのチェック
- アライメント
  - Pico motor driverの開発
  - QPDオートセンタリングシステム
  - 初期フルアライメントシステム(腕を含む)
- 温度、湿度、ダスト、音、地面振動などのSlow信号モニター(年単位のデータ蓄積)
- オートNoise Budget
- その他R&Dへの応用 → LSPIの制御にも使用(齊藤君の発表)





# LCGTのために必要なこと



- 複数台での拡張ボックスのテスト(CLIO手持のものでテスト可能)
- 複数台でのPCでのテスト(CLIO手持のものでテスト可能)
- タイミングシステム
  - Columbia大の協力で、aLIGO用のものを手配できる予定
- 解析ソフト(主にリアルタイム)
- 観測試験



- 3km先に飛ばす技術の開発
  - 方式の候補はいくつか挙がっているが、まだ決定的ではない
- どこまでのチャンネル数に対応するか(1024ch程度を想定)
- 大規模データストレージシステム
- RSEに対応できるか

LCGTの各要素技術開発でデジタルシステムを早くから融合できるよう、CLIOと同様のものを5セット程度開発し、分配する予定である



## 海外からの技術提供



- 全部を自国でやる必要は無い
- 海外(たとえばLIGO)から技術を提供してもらうと言っても、手伝ってはくれるが、開発はしてくれない。
- それ相応のお金とマンパワーを日本で用意する必要がある。
  - FFT、e2e、SAS、digital
  - たいていは大きなものなので、日本の人員から見たらかなりの割合のリソースをかけなければまともに動かないだろう。
- それでも一から開発するよりははるかに楽。
  
- プロジェクトとしてのサポートの必要性
  - 個人プレーになってしまってはだめだ
  - PLUSなんかは結構いい方針
  - 仕事を頼む方も頼みやすい

複製が容易なデジタルの開発ではCLIOでの開発実績がそのまま LCGTへの資産となるため、いっそうのサポートを期待する



## Summary



- デジタルシステムでCLIOのMass loopをロックした後、キャリブレーション、常時感度モニタ等を開発した
- Whitening/Dewhiteningの切り替えに成功し、ADC/DACのノイズを差実効的に下げる事ができた
- 少量のPD入射パワーでロックし、ロック後入射光をフルパワーにする過程で、入射パワーで規格化するためゲインを自動補正できる
- Digital controlを使い、アナログで出したCLIOのベスト感度の2倍から、一桁くらいのところまでてきた
- 残りはむしろCLIO固有のノイズである
- デジタル固有のノイズハンティングはほぼ終了したと考えていい
- その他、オートアラインメント等の各種自動化、ノイズハンティング手法の開発等は引き続き行う
- 将来的には量子測定やシリコン鏡を使った干渉計の制御にも役に立つことなる
- CLIOで開発した技術はそのままLCGTへと適用できるため今後もLCGTのプロトタイプとして開発を続けていくことが大切である